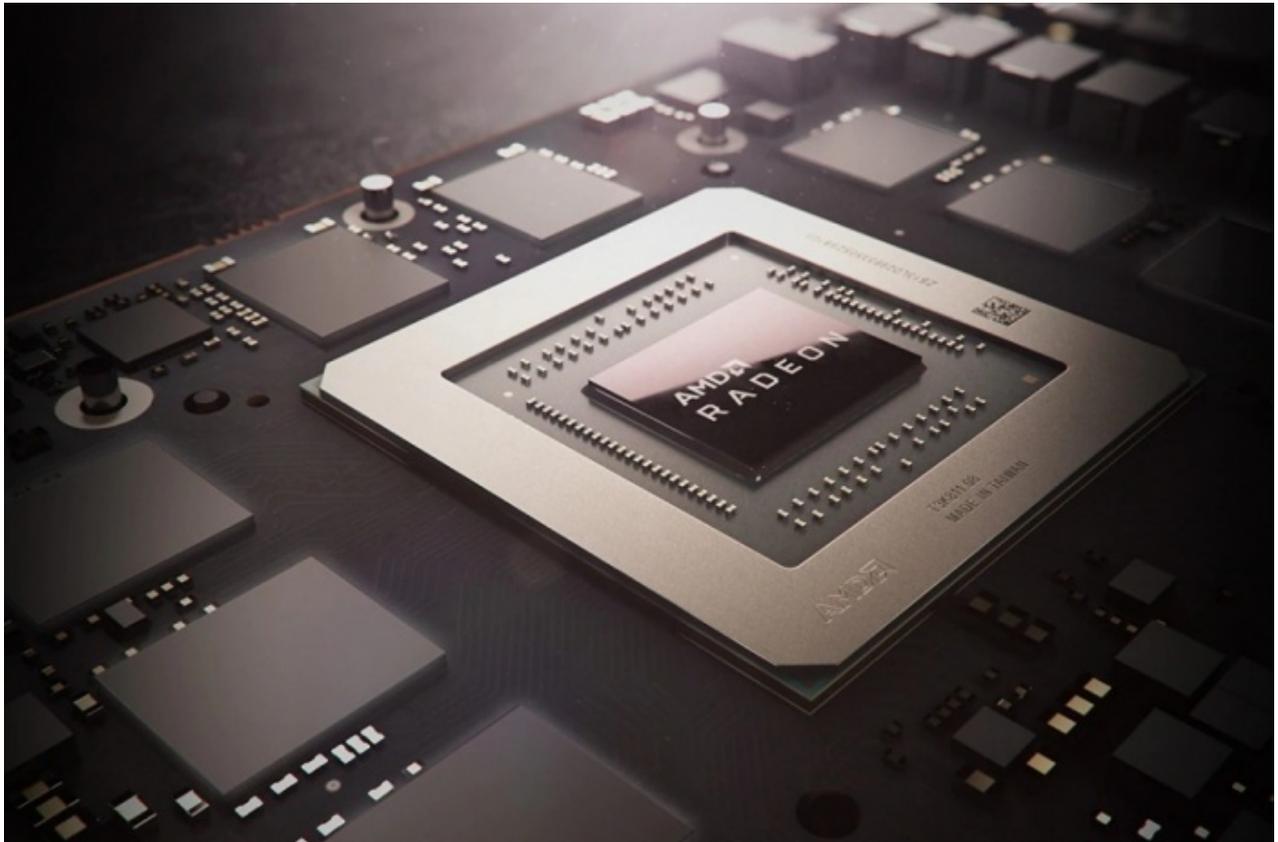


## Ecco cosa aspettarsi da Navi 31



**LINK (<https://www.nexthardware.com/news/schede-video/9294/ecco-cosa-aspettarsi-da-navi-31.htm>)**

Le future GPU di AMD basate su architettura RDNA 3 avranno un design MCM e sino 160 CUs con 10240 SPs.



Secondo quanto pubblicato da [Videocardz \(https://videocardz.com/newz/amd-navi-31-rumored-to-be-dual-80cu-chiplet-design-up-to-10240-cores\)](https://videocardz.com/newz/amd-navi-31-rumored-to-be-dual-80cu-chiplet-design-up-to-10240-cores), Navi 31 sarà la prima GPU di AMD con design MCM, seguendo la stessa filosofia a livello di processo evolutivo utilizzata su Ryzen.

Secondo quanto trapelato, le GPU Navi 31 di AMD saranno soluzioni MCM che, nella versione di punta, arriveranno ad avere due chiplet da 80 CUs per un totale di 10240 SPs.

Con una ipotetica frequenza operativa di 1800MHz (rimanendo bassi) tale GPU sarebbe in grado di offrire una potenza teorica pari a 36,8 TFLOPs nei calcoli in FP32.

Il brevetto da poco depositato da parte di AMD lascia intendere che i motivi per cui le GPU MCM non siano state realizzate in passato, sarebbero da ricondurre all'elevata latenza tra chiplet, ai modelli di programmazione e alla più difficile implementazione del parallelismo.

Ogni GPU avrebbe anche una propria cache e questo design sembra suggerire che ogni chiplet sarà una GPU a sé stante e completamente indirizzabile dal sistema operativo.